

- Codifica dell'informazione
 - Codifica interi
 - Notazione in base due, dieci, esadecimale
 - Conversioni
 - Rappresentazione in complemento a due
 - Rappresentazione in virgola mobile
- Linguaggio Assembler
 - Il set di istruzioni
 - Esercitazioni
- Logica Digitale
 - Algebra di Boole
 - Porte Logiche
 - Insiemi di operatori funzionalmente completi
 - Sommatore
 - Circuito combinatoriale
 - Somma di prodotti e prodotto di somme
 - Minimizzazione e semplificazione di circuiti
 - Multiplexer, Demultiplexer, ROM
 - Circuiti Sequenziali: Flip-Flop bistabile e Flip-Flop S-R
- Unità Aritmetico-Logica
 - Progettazione di una ALU
- Il processore
 - Progettazione
 - Componenti Base
 - Blocchi Funzionali
 - Ciclo Singolo
 - Ciclo Multiplo
- L'unità di controllo
 - Macchina a stati finiti
- Pipeline